

THYRISTOR MODULE

SCA (SCE) 130AA

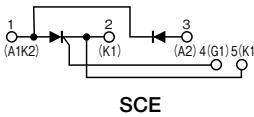
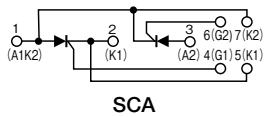
SCA (SCE) 130AA

《Advantages》

- Isolated package
- di/dt 200A/ μ s
- dv/dt 1000V/ μ s
- $IT(AV)$ 130A, $IT(RMS)$ 205A, $ITSM$ 5000A

《Applications》

- Various rectifiers, motor drives, Heater controls, and power supplies

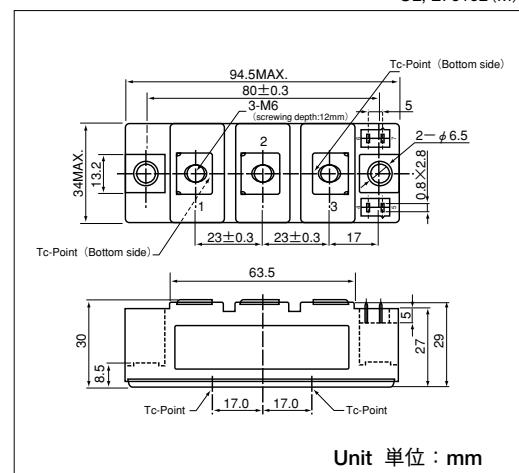


《特長》

- 絶縁型パッケージ
- di/dt 200A/ μ s
- dv/dt 1000V/ μ s
- $IT(AV)$ 130A, $IT(RMS)$ 205A, $ITSM$ 5000A

《用途》

- 整流器、モーター制御、ヒーター制御、各種電源装置



■Maximum Ratings 最大定格

(Unless otherwise specified $T_j=25^\circ\text{C}$ / 指定なき場合は $T_j=25^\circ\text{C}$ とする)

Symbol 記号	Item 項目	Ratings 定格値			Unit 単位
		SCA130AA80 SCE130AA80	SCA130AA160 SCE130AA160	SCA130AA180 SCE130AA180	
V_{RRM}	*Repetitive Peak Reverse Voltage *定格ピーク繰返し逆電圧	800	1600	1800	V
V_{RSM}	*Non-Repetitive Peak Reverse Voltage *定格ピーク非繰返し逆電圧	960	1700	1900	V
V_{DRM}	Repetitive Peak Off-state Voltage 定格ピーク繰返しオフ電圧	800	1600	1800	V

Symbol 記号	Item 項目	Conditions 条件	Ratings 定格値	Unit 単位
$I_{T(AV)}$ $I_{F(AV)}$	*Average On-state (Forward) Current *定格平均オン(順)電流	Single phase, half wave, 180° conduction, $T_c=92^\circ\text{C}$ 単相半波平均値180°導通角	130	A
$I_{T(RMS)}$ $I_{F(RMS)}$	*R.M.S. On-state (Forward) Current *定格実効オン(順)電流	Single phase, half wave, 180° conduction, $T_c=92^\circ\text{C}$ 単相半波実効値180°導通角	205	A
I_{TSM} I_{FSM}	*Surge On-state (Forward) Current *定格サージオン(順)電流	1/2cycle, 50/60Hz, Peak value, non-repetitive 50/60Hz 商用半波高値 非繰返し	5000/5400	A
I^2t	* I^2t *電流二乗時間積	Value for one cycle surge current 定格サージオン電流に対する値	125000	A^2s
P_{GM}	Peak Gate Power Dissipation 定格ピークゲート損失		10	W
$P_{G(AV)}$	Average Gate Power Dissipation 定格平均ゲート損失		3	W
I_{FGM}	Peak Gate Current 定格ピークゲート順電流		3	A
V_{FGM}	Peak Gate Voltage (Forward) 定格ピークゲート順電圧		10	V
V_{RGM}	Peak Gate Voltage (Reverse) 定格ピークゲート逆電圧		5	V
di/dt	Critical Rate of Rise of On-state Current 定格臨界オン電流上昇率	$I_G=100\text{mA}$, $V_D=1/2V_{DRM}$, $di/dt=0.1\text{A}/\mu\text{s}$	200	$\text{A}/\mu\text{s}$
V_{iso}	*Isolation Breakdown Voltage *絶縁耐圧	A.C. 1 minute 実効値, A.C. 1分間	3000	V
T_j	*Operating Junction Temperature *定格接合部温度		-40~+125	°C
T_{stg}	*Storage Temperature *保存温度		-40~+125	°C
	Mounting Torque 締付トルク	Recommended value 推奨値 2.5~3.9N·m	4.7	N·m
	Terminal (M6) 主端子	Recommended value 推奨値 2.5~3.9N·m	4.7	
	Mass 質量	Typical value 標準値	210	g

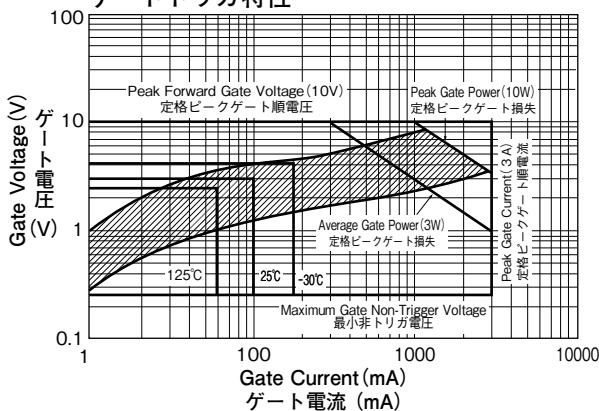
■Electrical Characteristics 電気的特性

(Unless otherwise specified $T_j=25^\circ\text{C}$ / 指定なき場合は $T_j=25^\circ\text{C}$ とする)

Symbol 記号	Item 項目	Conditions 條件	Ratings 定格値	Unit 単位
I_{DRM}	Repetitive Peak Off-state Current, max 最大オフ電流	$T_j=125^\circ\text{C}$, $V_D=V_{DRM}$	100	mA
I_{RRM}	*Repetitive Peak Reverse Current, max *最大逆電流	$T_j=125^\circ\text{C}$, $V_R=V_{RRM}$	100	mA
V_{TM} V_{FM}	*On-state (Forward) Voltage, max *最大オン(順)電圧	$I_T=500\text{A}$	1.5	V
$V_{T(TO)}$	*Threshold Voltage, max *最大閾値電圧	$T_j=25^\circ\text{C}$	1.1	V
		$T_j=125^\circ\text{C}$	0.94	
r_t	*Dynamic Resistance, max *最大オン抵抗	$T_j=25^\circ\text{C}$	0.84	$\text{m}\Omega$
		$T_j=125^\circ\text{C}$	1.22	
I_{GT}	Gate Trigger Current, max 最大ゲートトリガ電流	$V_D=6\text{V}$, $I_T=1\text{A}$	100	mA
V_{GT}	Gate Trigger Voltage, max 最大ゲートトリガ電圧	$V_D=6\text{V}$, $I_T=1\text{A}$	3	V
V_{GD}	Gate Non-Trigger Voltage, min 最小ゲート非トリガ電圧	$T_j=125^\circ\text{C}$, $V_D=\frac{1}{2}V_{DRM}$	0.25	V
dv/dt	Critical Rate of Rise of Off-state Voltage, min 最小臨界オフ電圧上昇率	$T_j=125^\circ\text{C}$, $V_D=\frac{2}{3}V_{DRM}$, exp. waveform	1000	$\text{V}/\mu\text{s}$
$R_{th(j-c)}$	*Thermal Impedance, max *最大熱抵抗	cont., Junction to case, per one element 接合部—ケース間 cont., 単位エレメント当たり	0.18	$^\circ\text{C}/\text{W}$
$R_{th(j-c)}$	*Effective Thermal Impedance, max *最大実効熱抵抗	sin.180°, Junction to case, per one element 接合部—ケース間, sin.180°, 単位エレメント当たり	0.19	$^\circ\text{C}/\text{W}$
		rec.120°, Junction to case, per one element 接合部—ケース間, rec.120°, 単位エレメント当たり	0.2	
$R_{th(c-s)}$	*Interface Thermal Impedance, max *最大接触熱抵抗	Case to Heat sink, per one element ケース—ヒートシンク間, 単位エレメント当たり Thermal conductivity(Silicon grease)= $7 \times 10^{-3} [\text{W}/\text{cm} \cdot ^\circ\text{C}]$ シリコングリスの熱伝導率= $7 \times 10^{-3} [\text{W}/\text{cm} \cdot ^\circ\text{C}]$	0.1	$^\circ\text{C}/\text{W}$

*mark: Thyristor and Diode part, No mark: Thyristor part.

注) 上表中*印の項目は、サイリスタ部及びダイオード部の両方に適用します。その他の項目は主にサイリスタ部に適用します。

Gate Characteristics
ゲートトリガ特性Maximum Forward Characteristics
最大順特性